

## Montajul de testare

### 1. Schemă electronică

Montajul de testare se compune din următoarele secțiuni

- placa de testare tip „breadboard”
- secțiunea de afișare; afișează simbol logic 0 sau 1 prin LED stins, respectiv aprins; există 8-10 LED-uri de semnalizare
- secțiunea de intrare; furnizează simbol logic 0 sau 1 selectabil cu un comutator micro-switch de tip translație; secțiunea are 8 intrări;
- secțiunea tact automat; furnizează semnal de tact de la un generator implementat cu circuitul „timer” de tip LM 555; tactul este vizibil cu ajutorul unui LED dedicat; cu un comutator translație se pot selecta două frecvențe de tact : Low și High; cele două valori sunt de 4-5 Hz sau 0,5-1 Hz (pot fi urmărite cu ochiul liber);
- secțiunea de tact manual; sunt două ieșiri de tact, acționabile prin două comutatoare de tip „push”.
- Secțiunea fixă GND și V<sub>CC</sub>; folosește pentru alimentarea circuitelor testate și aplicarea statică a simbolului logic 0 sau 1;

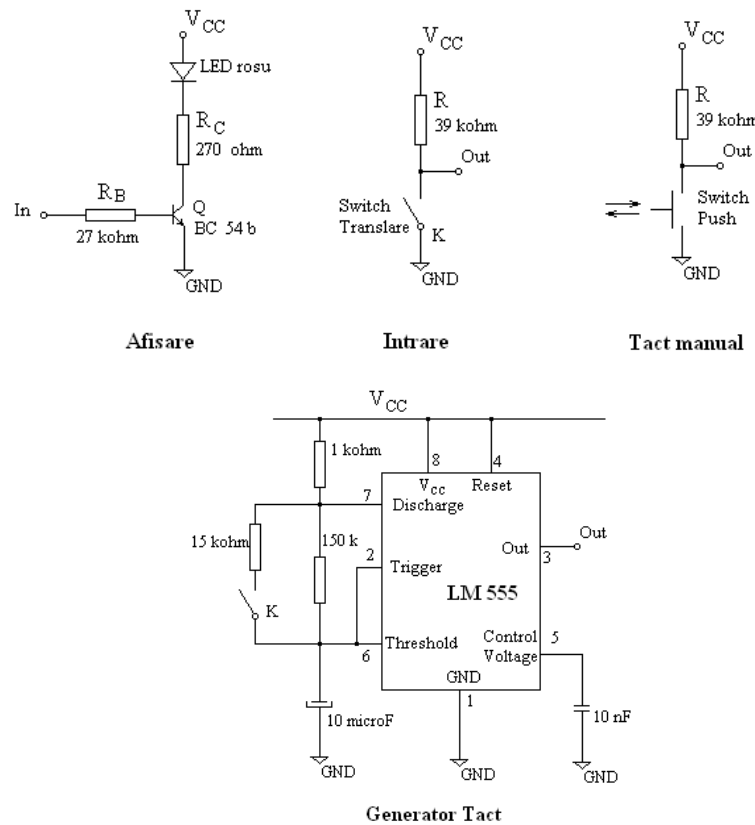


Fig.1. Montajul de testare – schema electronică

### 2. Identificarea montajului de testare:

- Se identifică secțiunile montajului;
- Se aplică tensiunea de alimentare V<sub>CC</sub>= 5 V (firul roșu la plus);
- Se fac conexiuni între intrări și ieșiri;
- Se vizualizează tactul manual și cel generat de circuitul LM 555.